


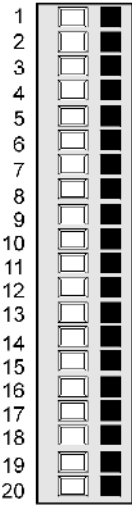


MIM – Card

	release hardware	Scheda di specializzazione / <i>Specialization card</i>
	01.0	H2-DP1

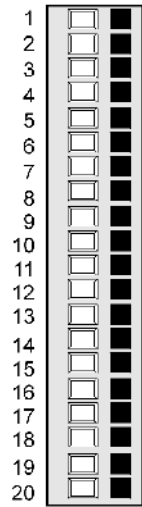
	
16 (500mA)	16 (PNP)

A



Pin	Nome Name	Descrizione Description	Indirizzo Address
1A	V +	Ingresso alim. uscite <i>Voltage input</i> 12÷28 Vdc	-
2A	V -		
3A	O1	Uscite digitali <i>Digital outputs</i>	X.OUT01
4A	O2		X.OUT02
5A	O3		X.OUT03
6A	O4		X.OUT04
7A	O5		X.OUT05
8A	O6		X.OUT06
9A	O7		X.OUT07
10A	O8		X.OUT08
11A	V +	Ingresso alim. uscite <i>Voltage input</i> 12÷28 Vdc	-
12A	V -		
13A	O9	Uscite digitali <i>Digital outputs</i>	X.OUT09
14A	O10		X.OUT10
15A	O11		X.OUT11
16A	O12		X.OUT12
17A	O13		X.OUT13
18A	O14		X.OUT14
19A	O15		X.OUT15
20A	O16		X.OUT16

B



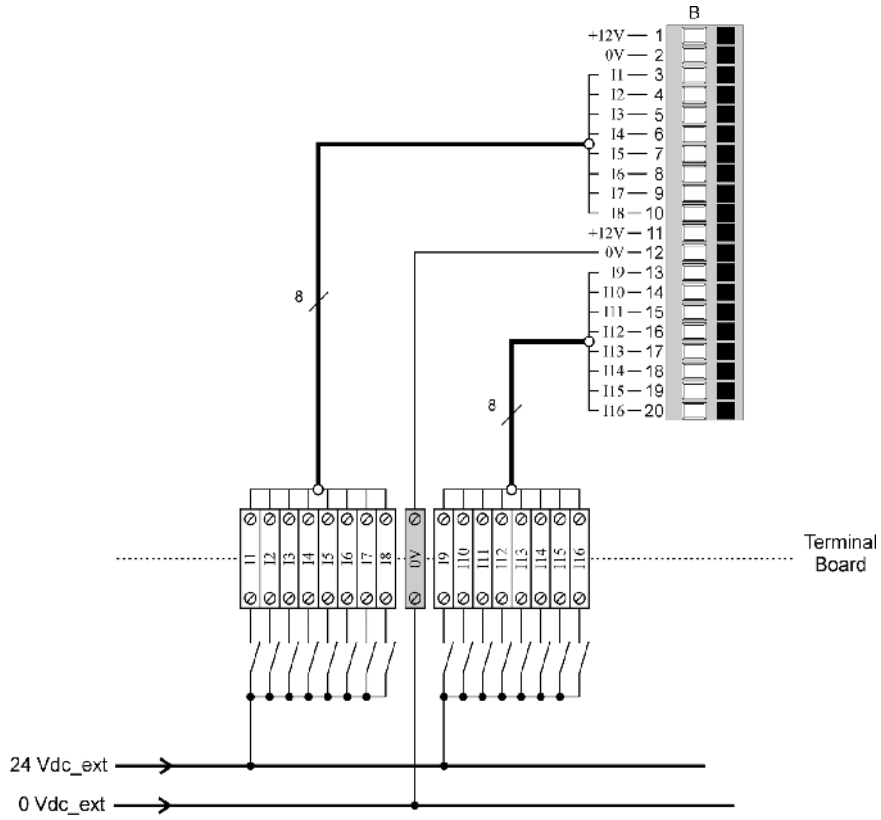
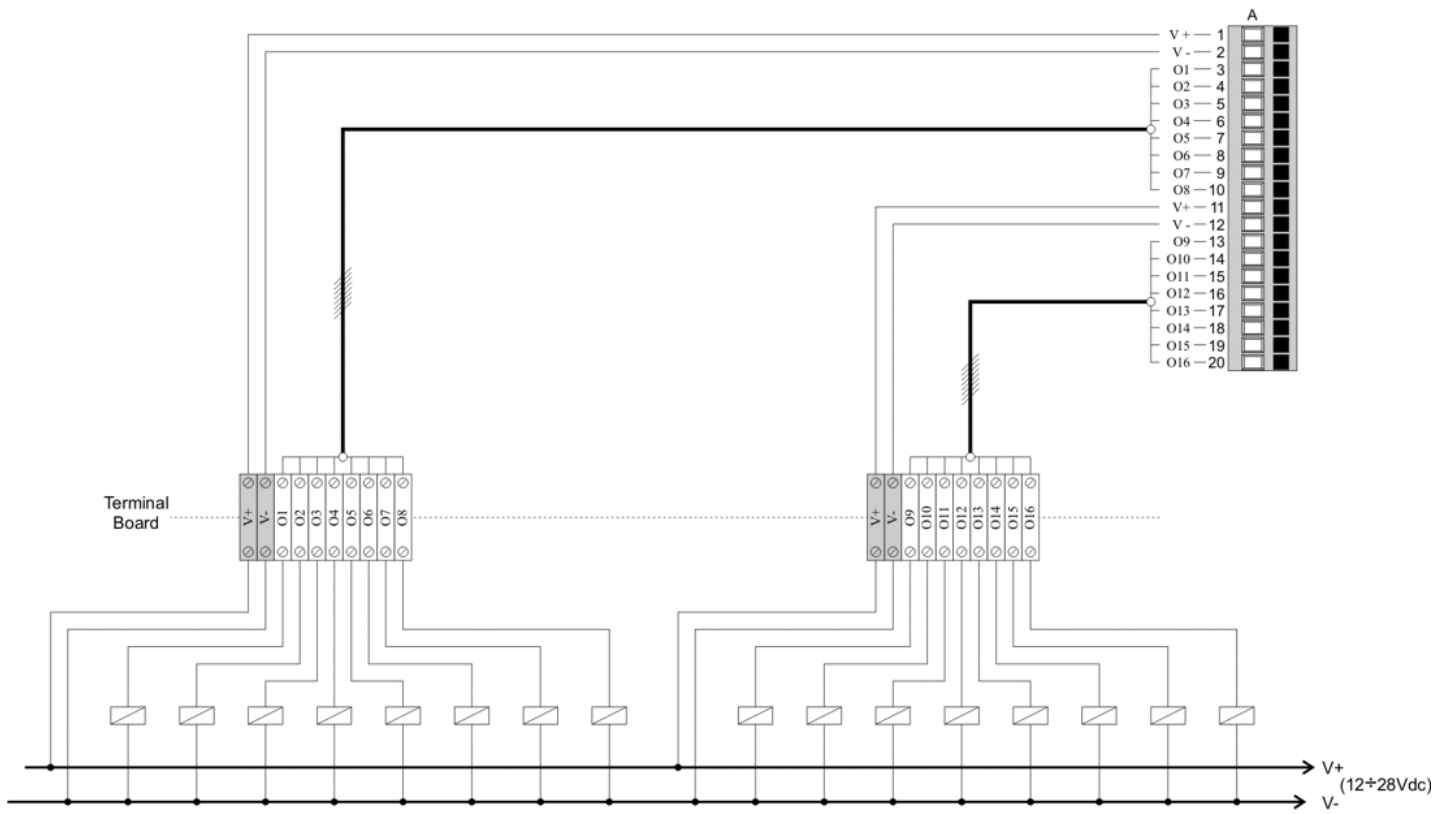
Pin	Nome Name	Descrizione Description	Indirizzo Address
1B	+ 12 V	OUT 12 Volt *	-
2B	0 V		
3B	I1	Ingressi digitali (PNP) <i>Digital inputs</i> (PNP)	X.INP01
4B	I2		X.INP02
5B	I3		X.INP03
6B	I4		X.INP04
7B	I5		X.INP05
8B	I6		X.INP06
9B	I7		X.INP07
10B	I8		X.INP08
11B	+ 12 V	OUT 12 Volt *	-
12B	0 V		
13B	I9	Ingressi digitali (PNP) <i>Digital inputs</i> (PNP)	X.INP09
14B	I10		X.INP10
15B	I11		X.INP11
16B	I12		X.INP12
17B	I13		X.INP13
18B	I14		X.INP14
19B	I15		X.INP15
20B	I16		X.INP16

- Tensione erogata 12 Volt / Voltage supplied 12 volt

Esempi di collegamento

Wiring example

H2-DP1



Ingressi digitali

Digital inputs

Tipo di polarizzazione <i>Bias type</i>	PNP
Tempo min. di acquisizione (hardware) <i>Min. acquisition time (hardware)</i>	3 ms
Isolamento <i>Insulation</i>	1000 Vrms
Tensione di funzionamento nominale <i>Nominal voltage working</i>	12 Vdc
Tensione stato logico 0 <i>Logic state 0 voltage</i>	10,5 ÷ 26,5 V
Tensione stato logico 1 <i>Logic state 1 voltage</i>	0 ÷ 2 V
Caduta di tensione interna <i>Internal Voltage drop</i>	5 V
Resistenza di ingresso <i>Input resistance</i>	2700 Ω

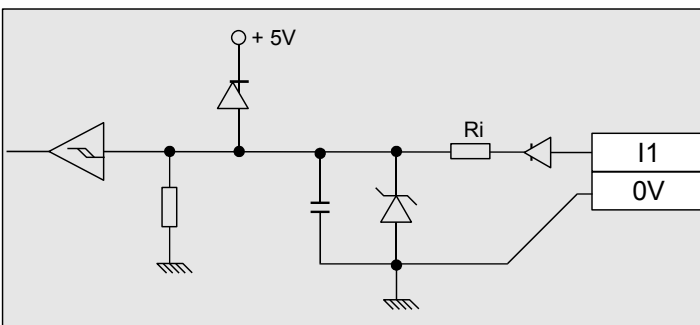


Fig. 1: Schema elettrico PNP / PNP Electric layout

Uscite digitali (500 mA)

Digital outputs (500 mA)

Carico commutabile <i>Commutate load</i>	dc (PNP)
Max. tensione di funzionamento <i>Maximum operating voltage</i>	12 / 28 Vdc
Isolamento <i>Insulation</i>	1000 Vpp
Caduta di tensione interna max. <i>Max Internal Voltage drop</i>	0,5 V
Max. resistenza del MosFet <i>Max. resistance of MosFet</i>	0,5 ohm
Corrente max. di protezione <i>Max.current of protection</i>	700 mA
Corrente max. di funzionamento <i>Max.current function</i>	500 mA
Corrente residua <i>Off-state current</i>	10 μA
Tempo di commutazione da ON a OFF <i>Switching time from ON to OFF</i>	0,15 ms
Tempo di commutazione da OFF a ON <i>Switching time from OFF to ON</i>	0,10 ms

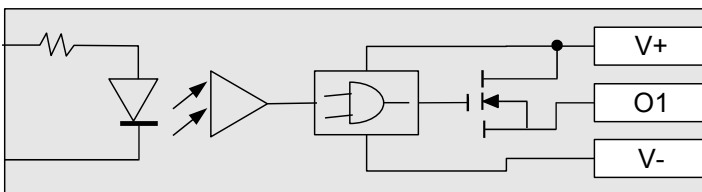


Fig. 2: Schema elettrico / Electric layout

Informazioni per la programmazione

Programming information

Dichiarazione della scheda nella sezione BUS dell'unità di configurazione:
Card declaration in BUS section of configuration unit:

Numero Slot <i>Slot number</i>	Codice software della scheda <i>Card software code</i>	Versione firmware <i>Firmware version</i>
X	H2DP1	00

Esempio:
Example:

BUS

```
1  502BF  10      ;Slot 1
2  .      .      ;Slot 2 (empty)
3  .      .      ;Slot 3 (empty)
4  H2DP1  .      ;Slot 4
5  .      .      ;Slot 5 (empty)
6  .      .      ;Slot 6 (empty)
```

Ogni risorsa hardware va associata allo stesso indirizzo (Nome) utilizzato per la descrizione delle connessioni elettriche.

Esempio: se la scheda è installata nello slot 4, l'ingresso X.INP01 deve essere associata all'indirizzo 4.INP01.

Each hardware resource must be associated with the same address used in the electric description.

Example: if the card is installed in slot 4, the input X.INP01 must be associated to 4.INP01 address.

Esempio:
Example:

(Nella unità di configurazione)
(In configuration unit)

...

INPUT

```
ifLS_Max F 4.INP01
...
```

Note varie

Notes

Nessuna nota presente.
No notes present.

