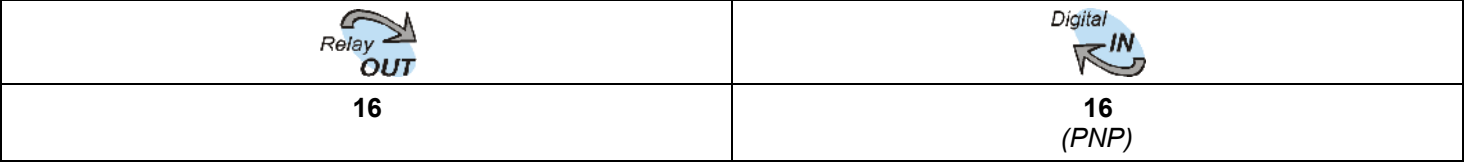


# MIM – Card

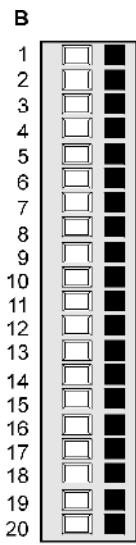


release hardware  
**01.0**

Scheda di specializzazione / *Specialization card*  
**H2-IR1**



Pin	Nome Name	Descrizione Description	Indirizzo Address
1A	COM 1	Comune / Common	-
2A	O1	Uscite relè Relay outputs	X.OUT01
3A	O2		X.OUT02
4A	O3		X.OUT03
5A	O4		X.OUT04
6A	COM 2	Comune / Common	-
7A	O5	Uscite relè Relay outputs	X.OUT05
8A	O6		X.OUT06
9A	O7		X.OUT07
10A	O8		X.OUT08
11A	COM 3	Comune / Common	-
12A	O9	Uscite relè Relay outputs	X.OUT09
13A	O10		X.OUT10
14A	O11		X.OUT11
15A	O12		X.OUT12
16A	COM 4	Comune / Common	-
17A	O13	Uscite relè Relay outputs	X.OUT13
18A	O14		X.OUT14
19A	O15		X.OUT15
20A	O16		X.OUT16



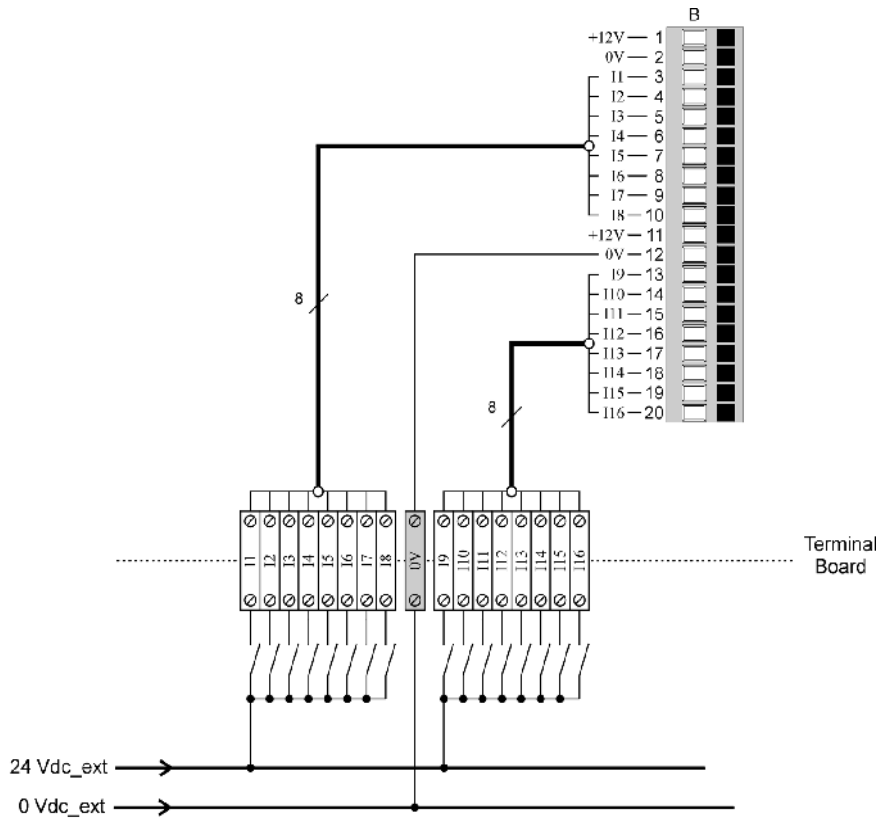
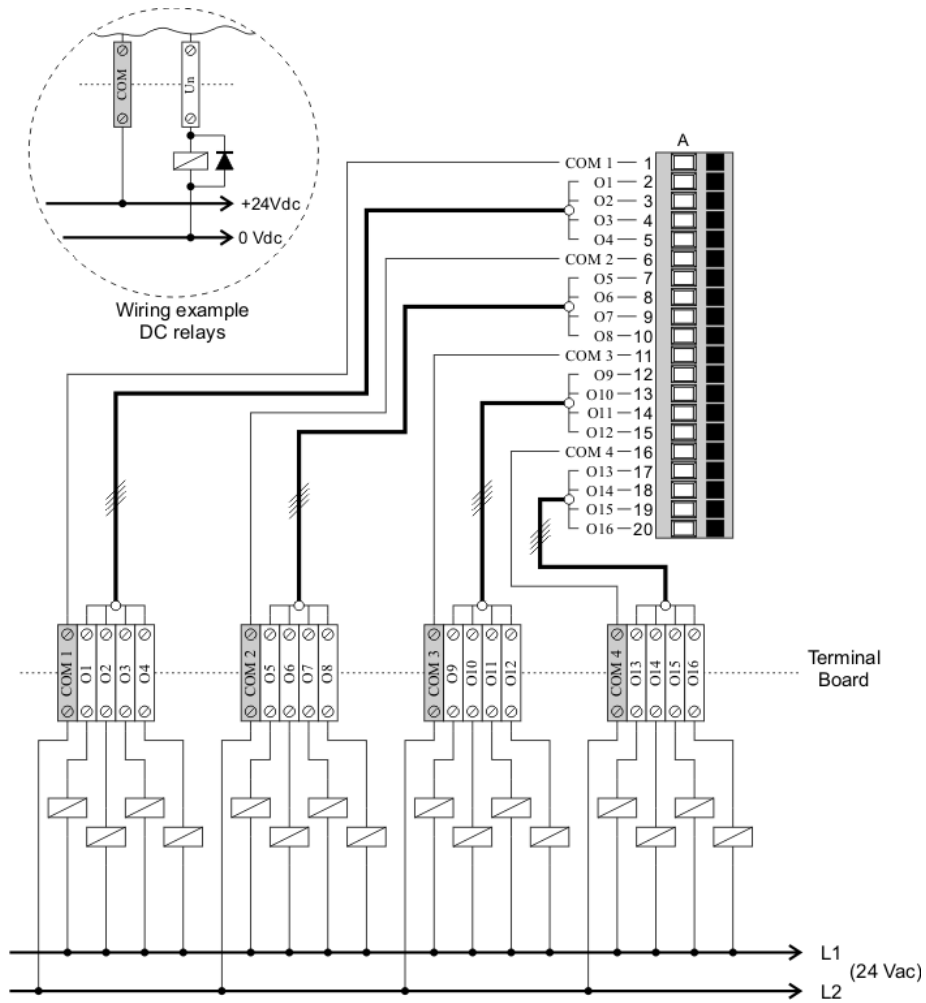
Pin	Nome Name	Descrizione Description	Indirizzo Address
1B	+ 12 V	OUT 12 Volt **	-
2B	0 V		
3B	I1	Ingressi digitali (PNP)  Digital inputs (PNP)	X.INP01
4B	I2		X.INP02
5B	I3		X.INP03
6B	I4		X.INP04
7B	I5		X.INP05
8B	I6		X.INP06
9B	I7		X.INP07
10B	I8		X.INP08
11B	+ 12 V	OUT 12 Volt **	-
12B	0 V		
13B	I9	Ingressi digitali (PNP)  Digital inputs (PNP)	X.INP09
14B	I10		X.INP10
15B	I11		X.INP11
16B	I12		X.INP12
17B	I13		X.INP13
18B	I14		X.INP14
19B	I15		X.INP15
20B	I16		X.INP16



\*\*= Alimentazione erogata dallo strumento  
Power supply provided by the instrument

# Esempi di collegamento

## Wiring example



# Uscite a relè Relay outputs

Stato contatto <i>Contact mode</i>	NA NO
Max. potenza commutabile <i>Max. power commutable</i>	500 VA / 150 W
Max. tensione commutabile <i>Max. voltage commutable</i>	100 Vac / 30 Vdc
Min. Corrente commutabile <i>Min. Switching current</i>	10 mA
Min. Numero di attivazioni <i>Min. Number of operation</i>	100 000
Corrente massima <i>Max. current</i>	5 A

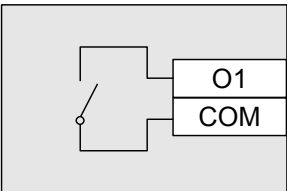


Fig. 1: Schema elettrico / Electric layout

# Ingressi digitali Digital inputs

Tipo di polarizzazione <i>Bias type</i>	PNP
Tempo min. di acquisizione (hardware) <i>Min. acquisition time (hardware)</i>	3 ms
Isolamento <i>Insulation</i>	1000 Vrms
Tensione di funzionamento nominale <i>Nominal voltage working</i>	12 Vdc
Tensione stato logico 0 <i>Logic state 0 voltage</i>	10,5 ÷ 26,5 V
Tensione stato logico 1 <i>Logic state 1 voltage</i>	0 ÷ 2 V
Caduta di tensione interna <i>Internal Voltage drop</i>	5 V
Resistenza di ingresso <i>Input resistance</i>	2700 Ω

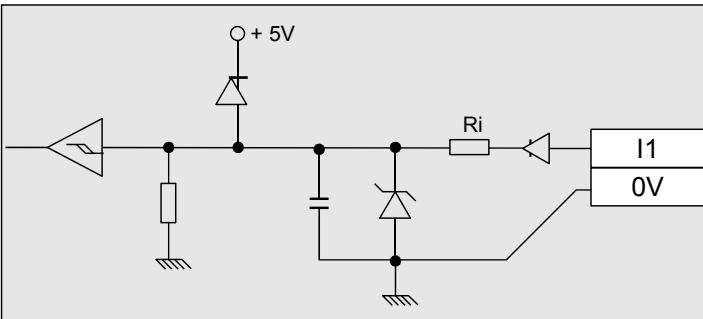


Fig. 2: Schema elettrico PNP / PNP Electric layout

## Informazioni per la programmazione

### Programming information

Dichiarazione della scheda nella sezione BUS dell'unità di configurazione:  
*Card declaration in BUS section of configuration unit:*

Numero Slot <i>Slot number</i>	Codice software della scheda <i>Card software code</i>	Versione firmware <i>Firmware version</i>
X	H2IR0	00

**Esempio:**  
*Example:*

BUS

```
1  502BF  10      ;Slot 1
2  .      .      ;Slot 2 (empty)
3  .      .      ;Slot 3 (empty)
4  H2IR0  .      ;Slot 4
5  .      .      ;Slot 5 (empty)
6  .      .      ;Slot 6 (empty)
```

Ogni risorsa hardware va associata allo stesso indirizzo (Nome) utilizzato per la descrizione delle connessioni elettriche.

**Esempio:** se la scheda è installata nello slot 4, l'ingresso X.INP01 deve essere associata all'indirizzo 4.INP01.

*Each hardware resource must be associated with the same address used in the electric description.*

**Example:** if the card is installed in slot 4, the input X.INP01 must be associated to 4.INP01 address.

**Esempio:**  
*Example:*

(Nella unità di configurazione)  
*(In configuration unit)*

...

INPUT

```
ifLS_Max F 4.INP01
```

...

## Note varie

### Notes

Nessuna nota presente.  
*No notes present.*